

1.- REPRESENTACION DE LOS NUMEROS ENTEROS CON SIGNO CON EL COMPLEMENTO A DOS

2.- DISEÑAR UNA UNIDAD ARITMÉTICA QUE SEA CAPAZ DE REALIZAR LAS SIGUIENTES OPERACIONES DE ACUERDO CON LA TABLA QUE SE ADJUNTA. CON NUMEROS DE 4 BITS

S1	S0	función
0	0	A + B
0	1	A - B
1	0	A
1	1	B

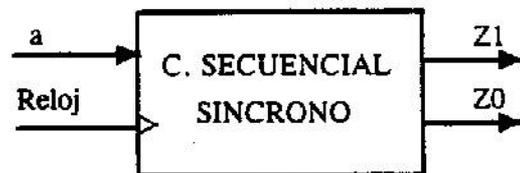
nota.- se puede utilizar un sumador de  $n^o$  binarios de 4 bits



3.- OBTENER LA TABLA DE ESTADO DE UN C.S. S. QUE POSEE UNA ENTRADA (a) Y DOS SALIDAS (Z1 y Z0). POR LA LE LLEGAN DIGITOS BCD EN CODIGO EXCESO A 3.

LAS SALIDAS RESPONDEN A LA TABLA QUE SE INDICA. DESPUES DE LA DETECCION EL CIRCUITO PASA A DETECTAR EL SIGUIENTE DIGITO.

Condición	Z1	Z0
Código erróneo	0	0
No erróneo	0	1
No se sabe	1	-



4.- OBTENER LA TABLA DE FLUJO PRIMITIVA DE UN CIRCUITO SECUENCIAL ASINCRONO QUE POSEE DOS ENTRADAS a Y b Y UNA SALIDA z. LA SALIDA SE PONDRÁ A 1 CUANDO SE DE LA SECUENCIA DE ENTRADAS 00, 10, 11 Y PERMANECERA HASTA QUE NO SE INICIE DE NUEVO LA SECUENCIA (ES DECIR QUE LAS ENTRADAS VALGAN 00) EN QUE SE PONDRÁ A 0

