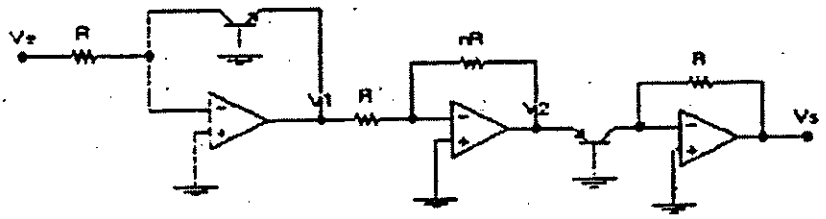
96, JUN, 2ª LLAM

EXAMEN DE ELECTRÓNICA
1º INFORMÁTICA DE SISTEMAS

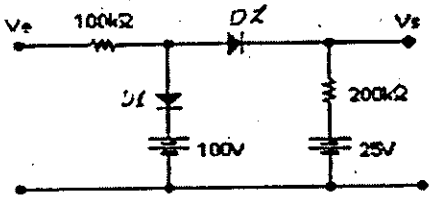
1º) Diseñar un amplificador con transistor de una etapa en E. C. de ganancia de tensión Gv = -50, impedancia de entrada Ze= 5 KΩ, para una carga de R_L= 1 KΩ, con la que se desea se transfiera la máxima potencia, existiendo máxima excursión simétrica, con una frecuencia de corte inferior de 1 KHz , y tensión de salida de 20v.

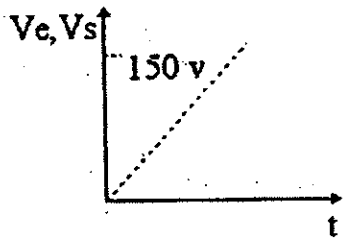
2º) Con el circuito de la fig es posible elevar a "n", la tensión de entrada. Para cálcular la tensión de salida suponer que los TRT están en



zona activa y que α_n=1

3º) Dibujar en una gráfica tensión-tiempo, la variación de Ve y Vs para el circuito de la fig, si la tensión de entrada varia linealmente de 0 á 150 v. (Diodos ideales)





4º) Efectos que produce el que en un A.O. la impedancia de entrada Ze≠∞.

5º) Autopolarización. Estabilización del punto de trabajo.